



El Gobierno invierte más de 45 millones de euros en ayudas para la formación de expertos en microelectrónica y semiconductores

- La resolución provisional propone la creación de 17 cátedras universitarias en colaboración con 80 empresas y centros del ecosistema nacional que movilizarán una inversión de 54,5 millones de euros
- Los estudios, que se impartirán en universidades de nueve comunidades autónomas, se centran en cuatro áreas: diseño de circuitos microelectrónicos, nuevos materiales y dispositivos, procesos tecnológicos, y test y encapsulado de chips
- El programa 'cátedras chip' reforzará la red de educación y capacitación en este sector, con alta demanda de profesionales y es financiado con los fondos europeos Next Generation EU

Madrid, 8 de febrero de 2024.- El Ministerio para la Transformación Digital y de la Función Pública, a través de la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales, ha resuelto con carácter provisional la convocatoria de ayudas del programa 'Cátedras Chip' en el marco del Proyecto Estratégico de Microelectrónica y Semiconductores (PERTE Chip).

Tras la valoración de los proyectos y la reunión del Comité de Evaluación -del que forman parte miembros del Ministerio para la Transformación Digital y de la Función Pública y del Ministerio de Ciencia, Innovación y Universidades-, se ha propuesto conceder ayudas de 45 millones de euros a 17 iniciativas presentadas en las que participan 80 empresas, de forma individual o consorciada, para el establecimiento de cátedras universidad-empresa en el área de la microelectrónica.

Este programa, dirigido a la financiación de cátedras universidad-empresa tanto en centros públicos como privados, movilizará una inversión público-privada de



54,5 millones de euros. El objetivo de estas ayudas es reforzar la investigación, difusión y formación en el ámbito de la microelectrónica. En concreto, se centran en cuatro áreas: diseño de circuitos microelectrónicos, nuevos materiales y dispositivos, procesos tecnológicos, y test y encapsulado de chips.

La secretaria de Estado de Telecomunicaciones e Infraestructuras Digitales, María González Veracruz, ha destacado que esta resolución “supone otro importante avance en el trabajo del Gobierno para consolidar en España un ecosistema para el diseño y la producción de microchips. Vamos a generar el talento que se necesita para despuntar en esta industria, con los que lograremos dos grandes objetivos estratégicos, la soberanía digital de Europa y la generación de empleo cualificado y digital en nuestro país”.

En el marco del PERTE Chip y el proyecto europeo para lograr la soberanía digital y la autonomía estratégica de la UE, el Gobierno tiene como objetivo formar al menos a 1.000 profesionales en este sector que demanda personal altamente cualificado con el programa Cátedras Chip, financiado con los fondos Next Generation EU.

Los proyectos presentados y beneficiarios de estas ayudas para establecer estudios superiores en 17 universidades españolas tendrán una duración mínima de cuatro años.



ANEXO

Relación provisional de ayudas propuestas para las Cátedras Chip

Proyecto	Entidad Solicitante	Subvención propuesta (*)
Diseño Microelectrónico de Sensores Inalámbricos sin Batería	UNIVERSIDAD DE NAVARRA	118.740,80
Cátedra UPM-INDRA en microelectrónica (CAUPIME)	UNIVERSIDAD POLITÉCNICA DE MADRID	4.201.039,00
Chips para Arquitecturas Avanzadas y Sistemas Fotónicos (CAASFO)	UNIVERSITAT POLITÈCNICA DE CATALUNYA	3.761.799,00
Cátedra Chip UCLM sobre Diseño de Sistemas Microelectrónicos basados en Arquitecturas Abiertas (DMA2)	UNIVERSIDAD DE CASTILLA LA MANCHA	1.119.024,47
MALAGA MICROELECTRONICS	UNIVERSIDAD DE MALAGA	5.500.000,00
Cátedra de Materiales Avanzados para la Industria de Semiconductores y Circuitos Integrados	UNIVERSITAT DE VALÈNCIA	5.076.634,16
Cátedra Chip Cantabria	UNIVERSIDAD DE CANTABRIA	387.150,00
Cátedra Televés en Diseño Microelectrónico	UNIVERSIDAD DE SANTIAGO DE COMPOSTELA	1.580.875,00
Cátedra Internacional UPV-VaSiC de Diseño Microelectrónico, hacia el Campus Internacional de Semiconductores	UNIVERSITAT POLITÈCNICA DE VALÈNCIA	3.848.581,00
Cátedra Universidad-Empresa EPIQ: Circuitos electrónicos y fotónicos Integrados para tecnologías cuánticas	UNIVERSIDAD CARLOS III DE MADRID	1.057.300,00
Acceso Abierto a Herramientas de testeo y caracterización de Chips Fotónicos y Electrónicos de Nueva Generación-NEXTCHIP	UNIVERSIDAD DE VIGO	4.737.227,00
Tecnologías Avanzadas de Test, Ensamblaje y Encapsulado de Circuitos Integrados Electrónicos y Fotónicos- EPICPack	UNIVERSIDAD CARLOS III DE MADRID	3.066.500,00
KATUTXIPI	UNIVERSIDAD DEL PAIS VASCO	347.500,00



Nota de prensa

SOC4SENSING - Diseño System-on-Chip con sensores especializados y formación asociada	UNIVERSIDAD DEL PAIS VASCO	1.199.693,00
+QCHIP: Transformando la Industria de Semiconductores a través de la integración monolítica de Circuitos CMOS y Tecnologías Innovadoras	UNIVERSIDAD DE GRANADA	1.218.333,00
Cátedra chip fotónico de la Universitat Politècnica de València (Cátedra PIC-UPV)	UNIVERSITAT POLITÈCNICA DE VALÈNCIA	4.246.339,00
USECHIP: Cátedra en Microelectrónica de la Universidad de Sevilla	UNIVERSIDAD DE SEVILLA	4.200.000,00
		45.666.735,43

(*) El importe de las subvenciones puede variar al estar sujeto a alegaciones de los beneficiarios.